


2) Alizadehmalafeh, Bijan, and Masahiro Fujita. "Optimization of Modular Multiplication on FPGA Using Don’t Care Conditions." ICFPT,.


Masahiro Fujita, and Zainalabedin Navabi Shirazi. "RTL Datapath Optimization Using System Level Transformations." ISQED,.

4) Ghandali, Samaneh, Bijan Alizadehmalafeh,.


7) Sharafinejad, Reza, Bijan Alizadehmalafeh, and . "UPF-based formal verification of low power techniques in modern processors." IEEE VLSI Test Symposium (VTS 2015),.


13) Beigmohammadi, Siamack, and Bijan Alizadehmalafeh. "Combinational Trace Signal Selection with Improved State Restoration for Post-Silicon Debug." DATE 2016,


14) Salamat, Sahand, Mehrnaz Ahmadi, and Bijan Alizadehmalafeh. "An analytical dynamic and leakage power model for FPGAs." ICEE 2014,

1) Mehri, Hossein, and Bijan Alizadehmalafeh. "An analytical dynamic and leakage power model for FPGAs." ICEE 2014,

جواب و افتخارات (در رمیههای مختلف مانند: طرح، مقاله، ...)

1) IEEE Senior Member, international, University international festival, 2013/04/27

2) رئیس بخش برتر کنفرانس رزم ایران در شاخه پایه سازی گوییسمهای زمینگاری، ملی، سپتامبر 1393/06/10

3) رئیس بخش برتر کنفرانس رزم ایران، ملی، سپتامبر 1394/06/09

4) سخنران مدعو در کنفرانس رزم ایران: طراحی سطح بالای گوییسمهای زمینگاری - فرصت و جالب‌ها، ملی، سپتامبر 1394/06/17